

Διπλωματικές (2011-2012)

1. Σχεδίαση αυτοπροσαρμοζόμενης κρυφής μνήμης για αξιόπιστη λειτουργία με πολύ χαμηλή τάση τροφοδοσίας.
Επιβλέπων: Δ. Νικολός
2. Τεχνικές για τη μείωση της κατανάλωσης ισχύος και ενέργειας κατά τον έλεγχο ορθής λειτουργίας VLSI συστημάτων.
Επιβλέπων: Δ. Νικολός
3. Τεχνικές αντιμετώπισης μη μόνιμων λαθών (soft errors) στο σύστημα της μνήμης.
4. Τεχνικές αντιμετώπισης μη μόνιμων λαθών (soft errors) σε FPGAs.
Επιβλέπων: Δ. Νικολός
5. Τεχνικές ενσωματωμένου αυτοελέγχου (BIST) για συστήματα πραγματικού χρόνου.
Επιβλέπων: Δ. Νικολός
6. Τεχνικές για τον έλεγχο της ορθής λειτουργίας συστημάτων πραγματικού χρόνου που βασίζονται στη συμπίεση του συνόλου δοκιμής.
Επιβλέπων: Δ. Νικολός
7. Τεχνικές συμπίεσης του συνόλου δοκιμής VLSI συστημάτων για κατασκευαστικό έλεγχο της ορθής τους λειτουργίας.
Επιβλέπων: Δ. Νικολός
8. Τεχνικές πρόβλεψης βλαβών κατά την κανονική λειτουργία του συστήματος που οδηγούν σε αυξημένη αξιοπιστία.
Επιβλέπων: Δ. Νικολός
9. Αύξηση της αξιοπιστίας των κρυφών μνημών με βάση την τοπικότητα των δεδομένων.
Επιβλέποντες: , Γ. Κεραμύδας και Δ. Νικολός
10. Αύξηση της αξιοπιστίας των κρυφών μνημών χρησιμοποιώντας την κρισιμότητα (instruction locality) των εντολών.
Επιβλέποντες: , Γ. Κεραμύδας και Δ. Νικολός
11. Νέες τεχνικές προσκόμισης δεδομένων εκ των προτέρων (prefetching) για κρυφές μνήμες σε συστήματα επεξεργασίας γραφικών.
Επιβλέποντες: , Γ. Κεραμύδας και Δ. Νικολός

Για περισσότερες πληροφορίες μπορείτε να επικοινωνήσετε μαζί μου ηλεκτρονικά (email: nikolosd@ceid.upatras.gr) ή τηλεφωνικά (2610996929) ή περνώντας από το γραφείο μου.